**[FPGA Verification Specialist - Spécialiste en vérification FPGA](https://www.linkedin.com/jobs/view/3106528904/?alternateChannel=search&refId=O6IbgLjZ0%2BzlKjEzcPFh%2Bw%3D%3D&trackingId=qnbGWZuPjneVTsU0ZF9DDA%3D%3D&trk=d_flagship3_jobs_discovery_jymbii)**

[Accedian](https://www.linkedin.com/company/accedian/life/)  Montreal, QC  - Remote -  1 week ago -  6 applicants

* Full-time · Mid-Senior level
* 201-500 employees · IT Services and IT Consulting
* [2 school alumni](https://www.linkedin.com/search/results/people/?origin=JOB_PAGE_CANNED_SEARCH&currentCompany=%5B66779%5D&schoolFilter=%5B14123%5D)
* See recent hiring trends for Accedian. [Try Premium for free](https://www.linkedin.com/premium/products/?family=JSS&upsellOrderOrigin=premium_job_details_summary_card&utype=job)
* A person smiling for the camera

  Description automatically generated with medium confidence - Your profile matches this job

Easy Apply – Save

Show more options

Meet the hiring team

[](https://www.linkedin.com/in/alexia-romeo-83a039173) [**Alexia Romeo**](https://www.linkedin.com/in/alexia-romeo-83a039173) - 3rd

Human Resources Coordinator at Accedian

Job poster

**FPGA Verification Specialist**

**Location:** Remote work – Occasional presence at our Saint-Laurent, Quebec office is required

**Who we are**

Accedian provides exceptional end-to-end network performance visibility for millions of services over major Tier-1 and Tier-2 networks globally, enabling our customers to tune and optimize their network to provide the best possible performance and user experience.

**Accedian offers**

* A competitive salary
* A comprehensive group insurance program to meet your individual or family needs, along with an employee assistance program.
* An advantageous vacation plan.
* A supplemental sick leave period
* A contribution to the payment of training costs
* We understand that you have family and personal obligations. We therefore offer: the possibility of having a flexible schedule; sick leave for children who are ill
* You will receive a monthly allowance for gym use. Your health and well-being are important to us!
* If you work in a specific area governed by an Order, required for the position, we will pay your membership fees.
* Offices all over the world with the possibility of international mobility
* Apart from during COVID, we organize a lot of social activities.
* A great place to work with free parking, close to public transport.

**What we do**

Accedian develops best-in-class network monitoring solutions based on award-winning hardware, FPGA and software solutions that are deployed in carrier networks and on enterprises premises. Accedian cultivates leading expertise with respect to emerging standards in the area of business class Ethernet services. Accedian’s FPGA based solutions bring a clear technological edge to our customers looking for means to differentiate themselves from the crowd thanks to our team’s obsession to push the boundaries of innovation and to deliver truly shining features with the highest quality.

**What you will do**

Joining an awesome team, the FPGA Verification Specialist will contribute to all phases of a FPGA verification cycle through simulation and beyond.

* Liaise with internal teams (designers, architects, software developers, quality assurance specialists and product managers) to identify and document FPGA and overall system requirements, participate in team-based projects, estimate, prioritize, plan and coordinate testing activities;
* Review requirements, specifications and technical design documents (including APIs) and provide timely and meaningful feedback;
* Create detailed, comprehensive and well-structured test plans and test cases (define test strategy and test plans based on FPGA and system requirements);
* Design, develop class-based test environment that supports multiple FPGA and /or variations;
* Perform testing of new features as well as regression testing of existing systems to ensure requirements coverage and consistent high quality but also identify, scope down, record, document thoroughly and track defects;
* Develop verification collateral (such as BFMs, behavioral checkers, coverage monitors, or scoreboards). Define and run system simulation models, and find and implement corrective measures for failing RTL tests. Analyze and use the results to modify testing;
* Verify design in block and chip level environment using directed and constrained random testing, assertion-based verification, and functional verification;
* Perform RTL code coverage and assertion coverage;

**Desired skills & qualifications**

We believe talented FPGA Verification Specialists can learn any technology and methodology and that with the proper attitude can contribute to propel this dynamic team to the top!

* Minimum of 5 years of pertinent industry experience;
* Strong knowledge of FPGA/ASIC advanced Verification flows and methodologies;
* Strong SystemVerilog, assertions, UVM and OOP coding skills for verification Testbench development;
* Experience with C++ embedded software development, including with device drivers and APIs;
* Experience with scripting languages and tools for automation and FPGA validation like TCL, bash, Jenkins, Docker and Python;
* Knowledge of Ethernet, TCP/IP and of related core IPs and ICs;
* Self-learner with the ability to learn and adapt to new frameworks and methodologies, and also loves to teach and share his/her own experience;
* Passionate, confident, and self-motivated with a “Can-Do” attitude to overcome any kind of tiny or huge and scary challenges while delivering on time and taking full ownership;
* Strong problem-solving and analytical skills with a natural ability to communicate, document and synthesize clearly and concisely, detail oriented;

-----------------------------------------------------------------------------------

**Spécialiste en vérification FPGA**

Travail à distance – Présence occasionnelle à notre bureau de Saint-Laurent, Québec requise

**Qui nous sommes**

Accedian fournit une visibilité de bout en bout exceptionnelle de la performance pour des millions de services dans les réseaux Tier-1/Tier-2 partout à travers le monde permettant à nos clients de calibrer et d’optimiser leurs réseaux afin d’offrir la meilleure performance et expérience usager possible.

**Accedian offre**

* Un salaire compétitif
* Un programme d’assurances collectives complet pour répondre à vos besoins individuels ou familiaux accompagné d’un programme d’aide aux employés.
* Un plan de vacances avantageux.
* Un supplément aux congés de maladie
* Une contribution aux paiements des frais de formation
* Nous comprenons que vous avez des obligations familiales et personnelles. Nous offrons donc : la possibilité d’avoir un horaire flexible; des congés maladies pour enfants malades
* Vous recevrez une allocation par mois, pour votre adhésion aux gym. Votre santé et votre bien-être sont importants pour nous!
* Si vous travaillez dans un domaine spécifique régi par un Ordre, requis pour le poste, nous paierons vos frais d’adhésion.
* Des bureaux partout dans le monde avec possibilité de mobilité internationale
* En dehors du Covid nous organisons beaucoup d’activités sociales.
* Un lieu de travail formidable avec stationnement gratuit, proche des transports publics.

**Ce que nous créons**

Accedian développe des solutions de monitoring réseau de premier plan basées sur des technologies matérielles, FPGA et logicielles primées par l’industrie et qui sont déployées autant au sein des réseaux d’opérateurs qu’en entreprise. Accedian cultive une expertise de pointe en regard des normes émergentes en matière de services affaires Ethernet. Les solutions Accedian basées sur FPGA offrent un avantage technologique sans équivoque à nos clients dans leur objectif de se démarquer de la masse et ce grâce à l’obsession de notre équipe à repousser les limites de l’innovation et à livrer des fonctionnalités à très grande valeur ajoutée avec la plus haute qualité.

**Ce que vous ferez**

Se joignant à une formidable équipe, le spécialiste en vérification FPGA contribuera à toutes les étapes du cycle de vérification via la simulation.

* Collaborer avec les collègues (concepteurs, architectes, développeurs logiciel, spécialistes en assurance qualité, gestionnaires de produits) afin d’identifier et de documenter les requis FPGA et système. Au niveau projet: contribuer aux estimés, à prioriser le travail, à planifier et coordonner les activités de vérification FPGA;
* Revoir les requis, les spécifications et documents de design (incluant les APIs) afin d’assurer entre autres les bonnes provisions pour fins de tests;
* Créer des plans de tests structurés et détaillés ainsi que les stratégies et scénarios de tests associés;
* Concevoir et développer des environnements de tests basés sur des classes supportant de multiples variations de FPGA;
* Tester les nouvelles fonctionnalités et mettre en place des régressions de tests afin d’assurer la couverture ciblée et ainsi une constante qualité. Identifier et documenter toute non conformité et en faire le suivi;
* Développer des composantes de vérification tel que BFM, checkers, monitors, scoreboards;
* Vérifier la fonctionnalité des designs au niveau modulaire et au niveau ‘top’ en utilisant autant des test dirigés que des tests aléatoires contraints;
* Assurer la couverture fonctionnelle, de code RTL et des assertions;

**Vos aptitudes et votre bagage d’expérience**

Nous sommes convaincus qu’un spécialiste en vérification FPGA talentueux peut apprendre et s'adapter à toute technologie et méthodologie et qu’avec la bonne attitude, pourra contribuer à propulser cette équipe dynamique au sommet!

* Minimum de 5 ans d’expérience pertinente en industrie;
* Connaissance approfondie des flots et méthodologies de conception et de vérification avancée FPGA/ASIC;
* Solide maîtrise de SystemVerilog, assertions, UVM et de la programmation orientée objet pour le développement de testbench;
* Expérience C++ en développement de logiciel embarqué, incluant au niveau device drivers et APIs;
* Expérience avec les outils et langages de scripting pour fins d’automatisation tels que TCL, bash, Jenkins, Docker et Python;
* Connaissance de Ethernet, TCP/IP et des designs et environnements de vérification associés;
* Autodidacte avec les aptitudes nécessaires pour apprendre et s’adapter à une nouvelle infrastructure et méthodologie, qui valorise le mentorat et le partage de connaissances;
* Passionné, confiant, motivé et armé d’une attitude gagnante permettant de relever des plus simples aux plus intimidants des défis tout en gardant le cap sur les objectifs de livraison;
* Esprit analytique et structuré dans la résolution de problèmes avec une habileté naturelle à communiquer, documenter et synthétiser clairement et de façon concise;

**Pay range unavailable**

Salary information is not available at the moment.

Are you interested in salary information for this job?Yes/No

**Benefits found in job post**

Retrieved from the description.

* Medical insurance

**About the company**

[Accedian](https://www.linkedin.com/company/accedian/life/)

39,426 followers

Follow

Information Technology & Services  201-500 employees  354 on LinkedIn

Accedian is the leader in performance analytics and end user experience solutions, dedicated to providing our customers with the ability to assure their digital infrastructure, while helping them to unlock the full productivity of their users.  
  
We are committed to empowering our customers with the ability to see far and wide across their IT and network infrastructure and a microscopic ability to dive deep and understand the experience of every user, helping them to delight their own customers each and every time.  
  
The Accedian Skylight™ performance management platform scales to monitor multinational networks and hundreds of millions of users. Accedian is an established expert at instrumenting networks of every size, providing a universal view of performance across all applications, functions, links, and components for hybrid, dynamic, multi-vendor infrastructures.  
  
Accedian has been delivering solutions to high profile customers globally for over 15 years.  
  
For more information, visit accedian.com. Twitter: @Accedian…show more

[See more](https://www.linkedin.com/company/accedian/life/)